

pa3cio@fri.uni-lj.si, rok.cesnovar@fri.uni-lj.si

OBVEZNOSTI → projektna naloga

↓  
more, dolžnost do  
konca semestra

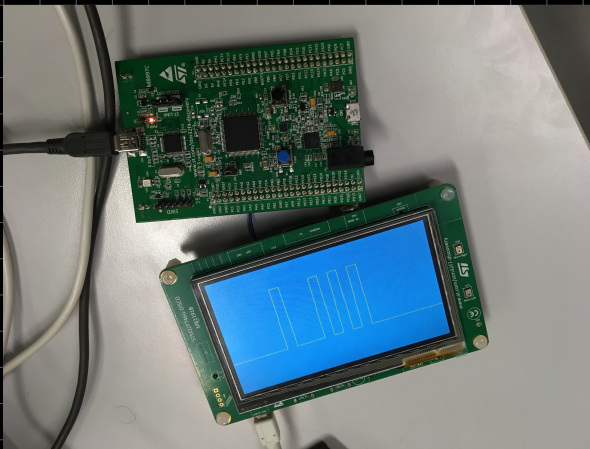


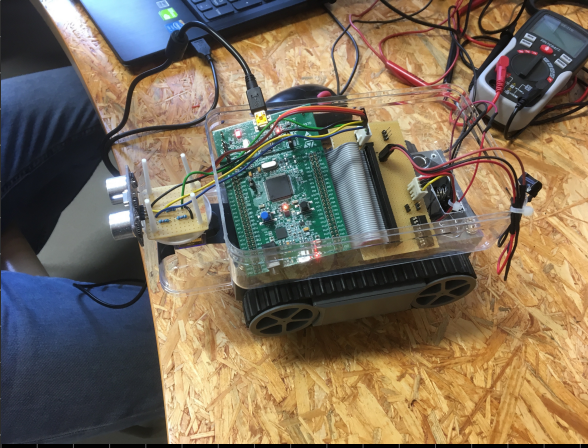
OSTNI: IHPIT

STUDIJS: 3 ~~HPIT~~ role za PISNI IHPIT

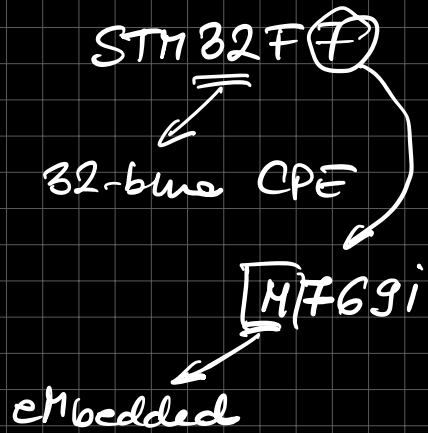
↳ razpisani bodo posebni role za UI

- AUGUSTA → roje ME!



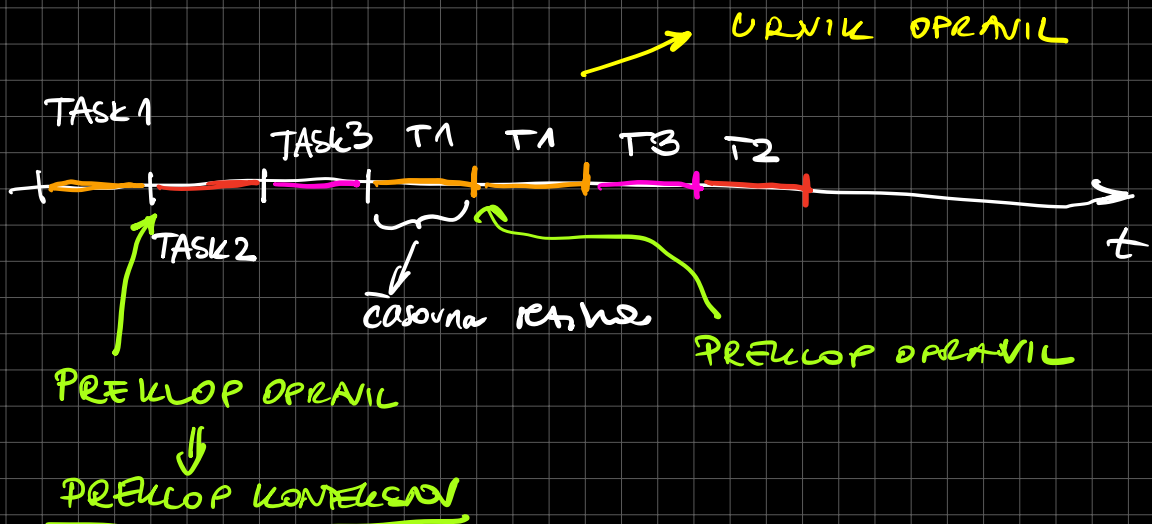


CubeIDE  
STMicroelectronics  
C, asm



# Preklapljanje opravil (TASK SWITCHING)

## → Konteksti (CONTEXT SWITCHING)



↳ Kontekst preklapljanja opravil  
 moramo shraniti

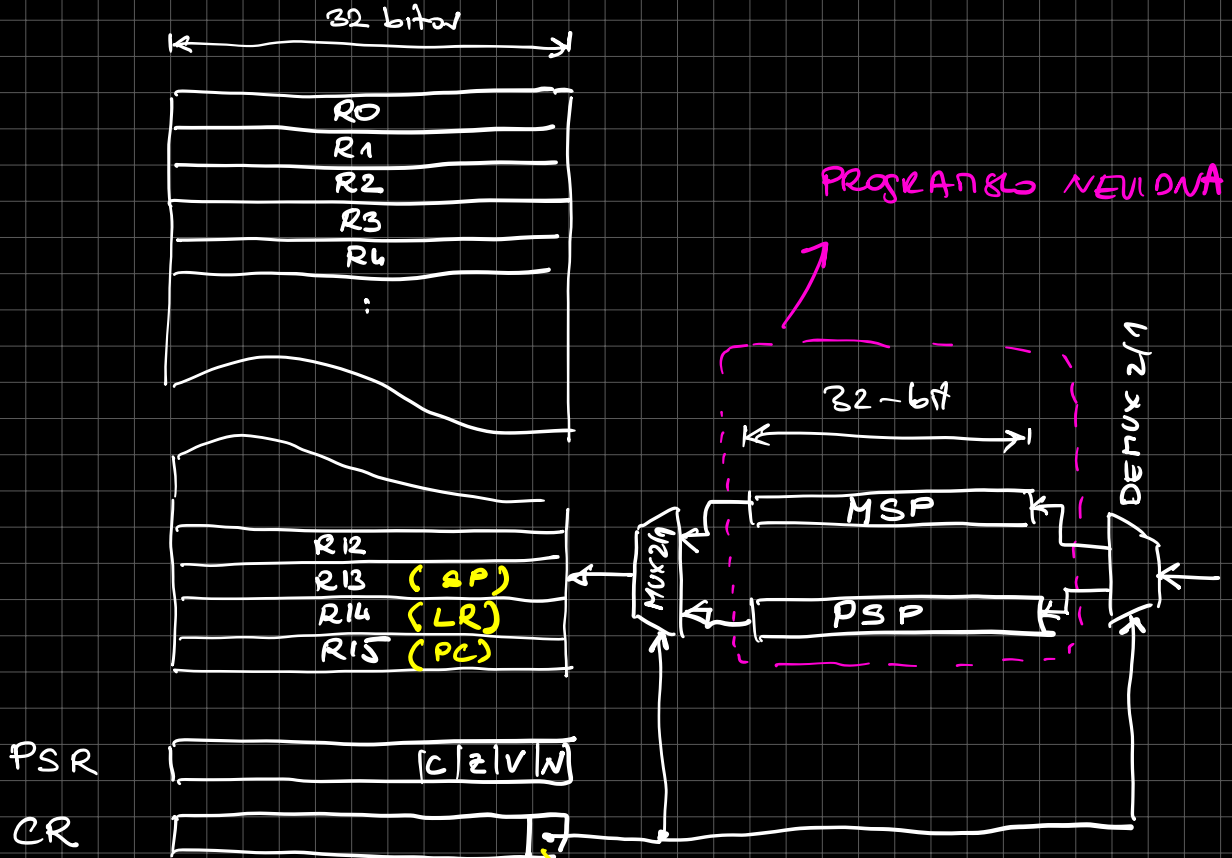
↳ Kontekst opravil, ki je zavržen,  
 pa moramo obnoviti

PC + vsi registri  
 + splošni

✓ ponovno  
 ↓  
 SKLAD

- Kaj moramo poznati:
- ① registri
  - ② kako je implementiran sklad
  - ③ kako prehitimo izgubo opravil (PREEMPTION)
- TRG: PRAZ

# ARM m7



CPE ima 2 načina delování?

HANDLER  
MODE  
(MSP)

THREAD  
MODE  
(PSP)

## SKLAD

- narážka v směr padových rozbočů
- SP žene na začátek; podobně na skladu

## PRELIMINARIE

→ ob prelutri :

1) CPU izvede ulne u EX, MEM u  
WB stopnja, fazelan ulne u IF, ID,  
PC ← PC - P

2) Na sled porne P registeri :  
R0-R3, R13, R14, R15, PSR

3) PC ← vektor  
↳ notu PSP