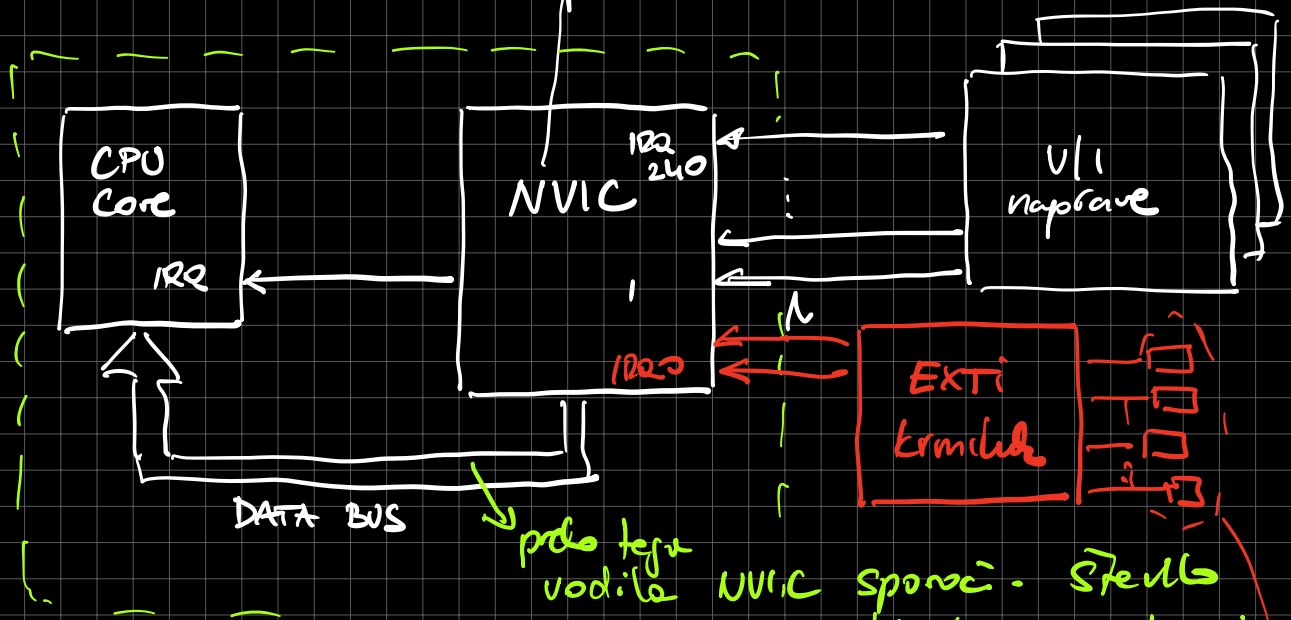


Zunajšie prerušenie
Nested Vectored Interrupt Controller



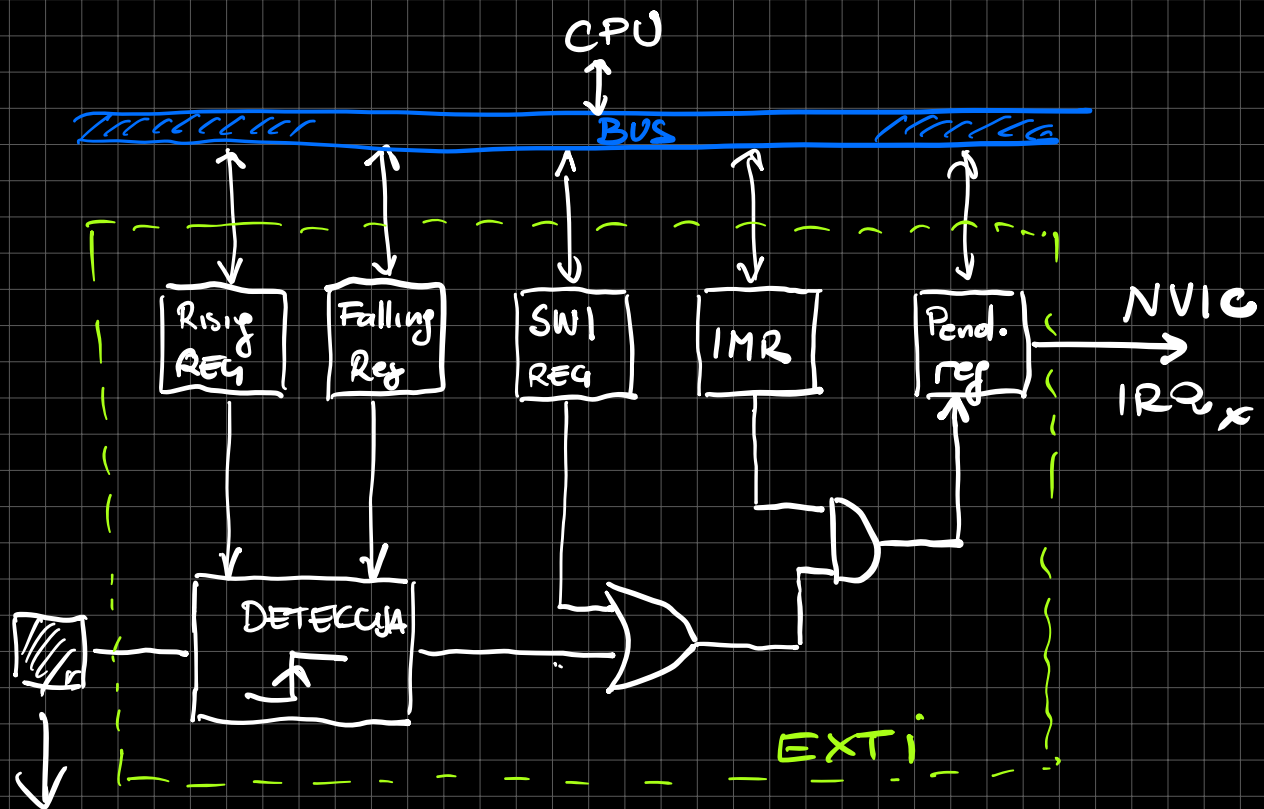
práve tejto
vodíča NVIC spracúva. Sčítav
prekinutového vektora
 $0+16 \div 240+16$
GPIO PNI

PC → M [4x ŠPV]
tu je na 6 v PSP

EXTI Zmnlub

→ naloga je, da sprejema prekinitvene zahteve
na GPIO pinih (= prez. zahteve in tvojega
sveta)

In jeli poseduje NVIC-u, ta pa najoj v CPU



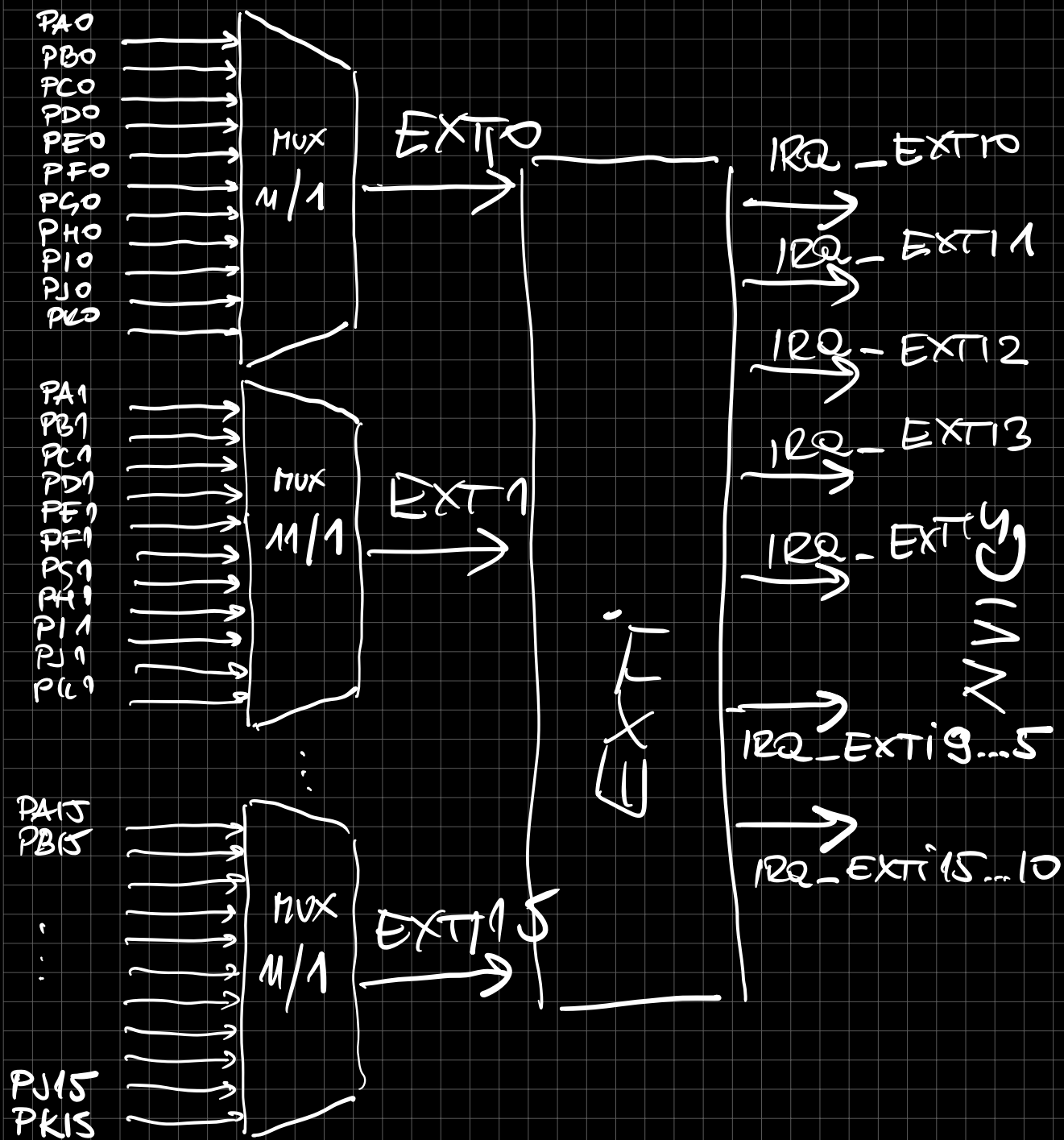
$EXTI_x$; $x \in \{0, 15\}$

Če želimo omogočiti precepje prekinitvenih
na pin-u x : ($x \in \{0, 15\}$)

1. vpišeti enico v bit x v IMR
2. vpišeti $\{0, 1\}$ v Rising/Falling reg \Rightarrow odvisno od tega, na katero $\bar{0}$ želimo odpreti.

↳ V sistemu se uporablja LE EN EXTI krmilnik,
za vse GPIO vmesnike

Zato:



EXTI₀ - IRQ Handler () HAL_GPIO_EXTI_Callback

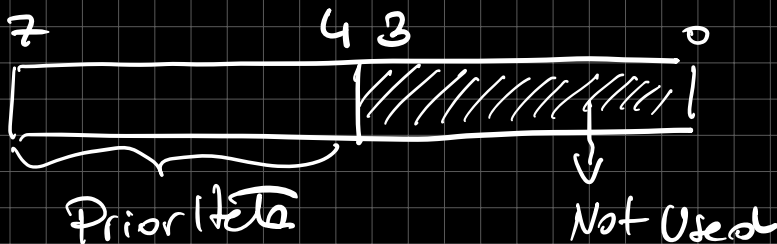
USER

HAL_GPIO_EXTI_IRQ_Handler
HAL

NVIC Prioriteta

NVIC vsebuje en register: IPR

↓
Interrupt Priority Register

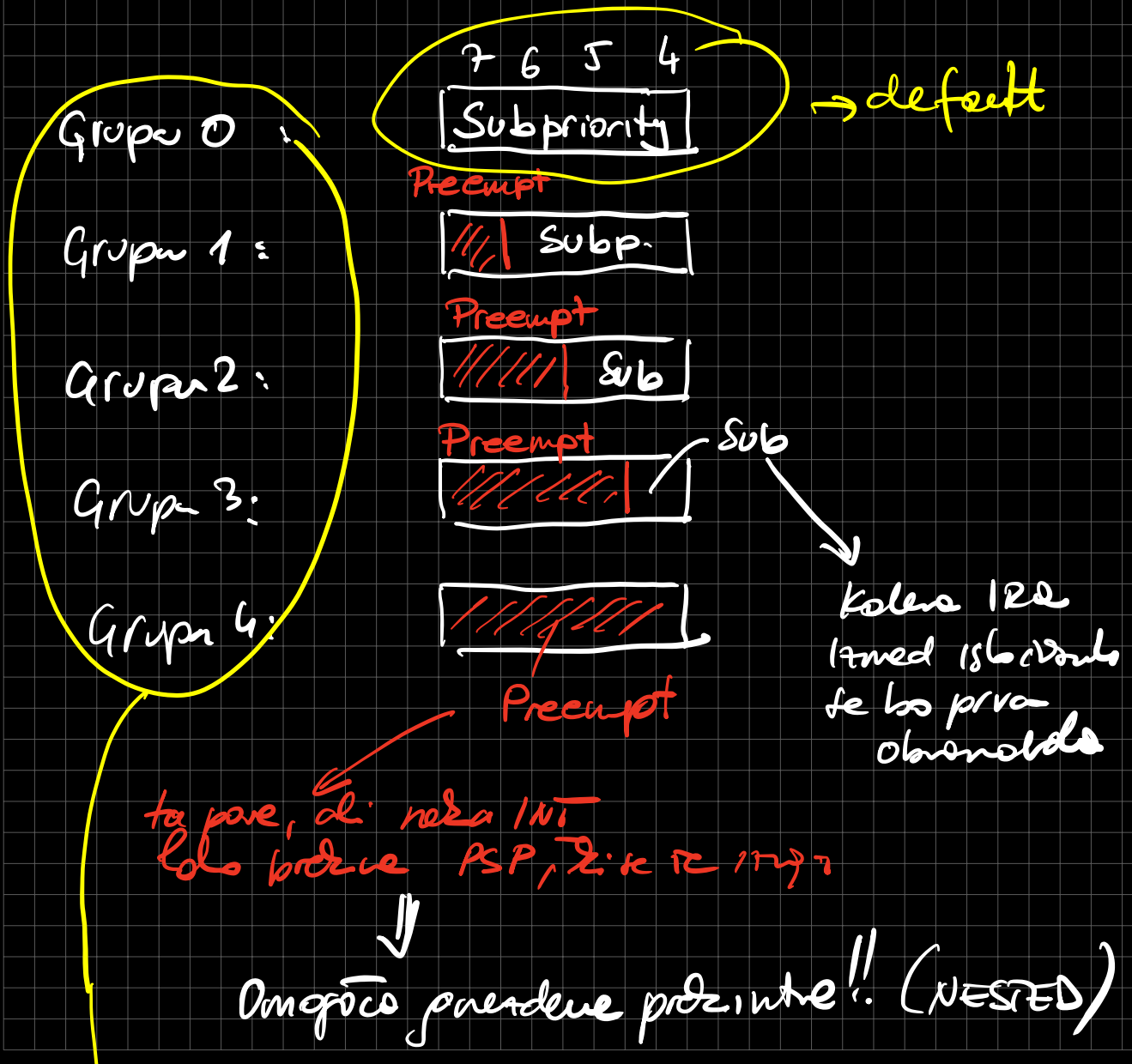


16 ↓
Prioritetih nivojev

↓
Zal radere ni tolo preposita

NVIC pona 4 bitos & rasikiru tomai eni teu

↓
menyep: Interrupt Grouping





folle de fapte v Grouping register od Nike